

横浜国立大学

# 集積エレクトロニクス技術

## 公開シンポジウム

2025  
4/4 火

13:00~17:05  
(懇親会17:30-19:00)

JR横浜駅東口 徒歩7分

TKPガーデンシティPREMIUM横浜駅新高島  
横浜市西区みなとみらい5-1-1 横浜グランゲート 2階

本シンポジウムは、我が国における最先端の半導体および集積エレクトロニクス技術に関する最新動向を共有し議論を行い、本分野の技術者・研究者が新たな知見やネットワークを築く場を提供する。また、横浜国立大学での取り組みや、本学で来年度から開始予定の「集積エレクトロニクス」に関する「リスキリング」プログラムを通じた「人材育成」についても紹介する。

開会挨拶	学長 梅原 出	13:00-13:05
挨拶	SQIE研究センター長・教授 真鍋 誠司	13:05-13:10
講演1	「キオクシアにおける半導体メモリデバイス開発の取り組み」 キオクシア株式会社 先端技術研究所 佐貫 朋也	13:10-13:50
	吉水 康人	
講演2	「半導体集積回路設計の将来動向を考える」 京都大学情報学研究科・教授 橋本 昌宜	13:50-14:30
講演3	「リスキリングプログラムについて」 SQIE研究センター・教授 吉川 信行	14:30-14:45
講演4	「半導体後工程技術の研究開発動向と基礎」 SQIE研究センター副センター長・准教授 井上 史大	15:00-15:40
講演5	「シリコンフォトニクスの進展」 SQIE研究センター・教授 馬場 俊彦	15:40-16:20
講演6	「量子インターネット実現に向けた量子通信技術の開発」 SQIE研究センター・教授 堀切 智之	16:20-17:00
閉会挨拶	SQIE研究センター副センター長・教授 為近 恵美	17:00-17:05
懇親会		17:30-19:00 ※講演会終了後すぐ

参加申込締切  
1月31日(金)

講演会・懇親会  
定員100名  
(先着)



お申し込みは  
こちら

参加費  
無料

主催



半導体・量子集積エレクトロニクス研究センター (SQIE研究センター)  
Semiconductor and Quantum Integrated Electronics Research Center

横浜国立大学大学院  
先進実践学環